

如果把“×”全置1的话,就是1011 1111 1111 1111B即BFFFH。

由于MCS-51的 \overline{WR} 与74LS377的CLK端相连,当 \overline{WR} 信号由低变高时,数据总线上的数据正是输出的数据,而此时P26也正输出低电平, \overline{G} 有效,因此,数据就被锁存。有关程序如下:

```
MOV DPTR,#0BFFFH ;地址
MOV A,#DATA ;DATA为要送出的数据
MOVX @DPTR,A ;P0口数据被74LS377锁存
```

三、同时扩展输入与输出口

图16是用TTL系列芯片同时扩展输入/输出接口的电

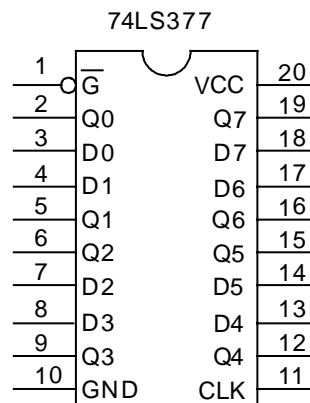


图14 74LS377引脚图

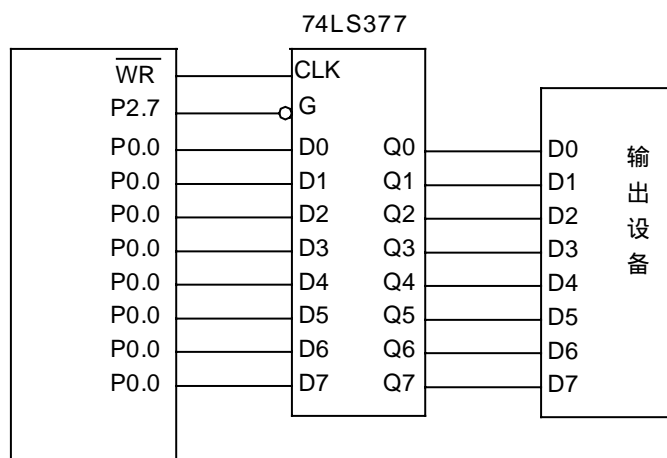


图15 用74LS377扩展输出

路图,该类电路经典的用法是使用74LS273芯片。74LS273的管脚图、真值表均与74LS377类似,区别是第一脚不同:74LS377的第一脚称之为使能端 \overline{G} ,而74LS273的第一脚被称之为主清除端 \overline{MR} ,也说是74LS377的第一脚为低时芯片才有效,而74LS273第一脚为低时芯片被清除(输出全部是低电平)。第一脚是高电平时,CP端的上升沿将D端的数据锁存入芯片。

图16中,P2.7与 \overline{WR} 相或之后接到74LS273的CLK端,与 \overline{RD} 相或后接到74LS244的 $\overline{1G}$ 和 $\overline{2G}$ 端,这两块芯片的地址相同(都是0xxx xxxx xxxx xxxx,通常就用7FFFH)。

如果这个电路要求实现按下某键,相应的LED点亮可以用下面的程序。

```
MOV DPTR,#7FFFH ;输入和输出端口的地址
LOOP: MOVX A,@DPTR ;读端口的数据
MOVX @DPTR,A ;将读到的数据送到端口
JMP LOOP ;循环
```

这其中 JMP 不是 51 的指令，但汇编程序会根据实际情况自动替换成 AJMP 或 LJMP，可以免去自己考虑地址是在转移范围之内的问题。

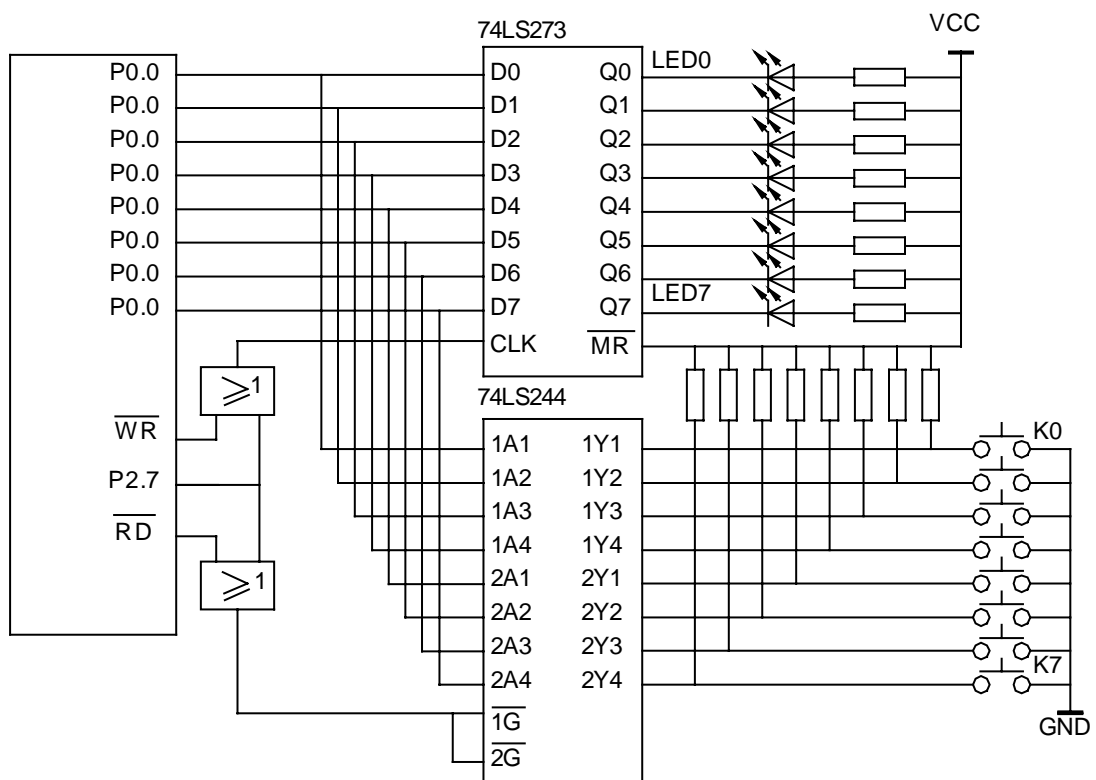


图 16 同时扩展输入与输出接口