




奋斗的小孩之 altera 系列

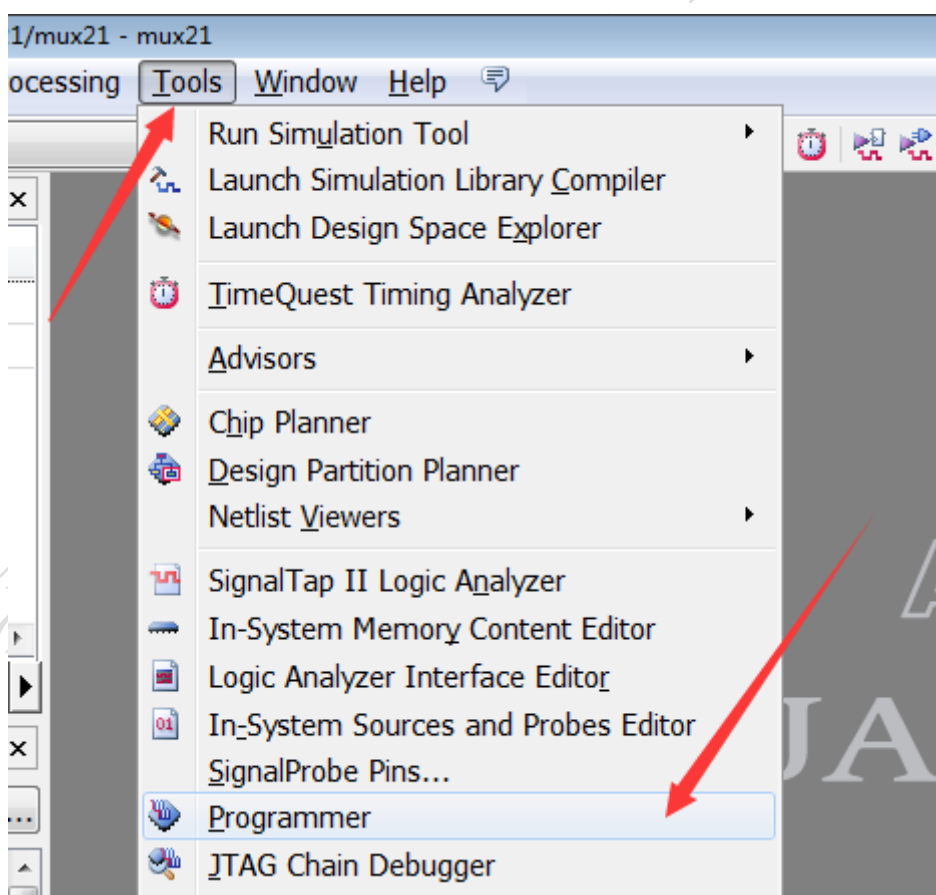
第十六篇 下载配置文件

将下载线（USB-blaster）一端连接到 JTAG 口，一端连接到电脑上，下面我们就可以下载配置文件了。

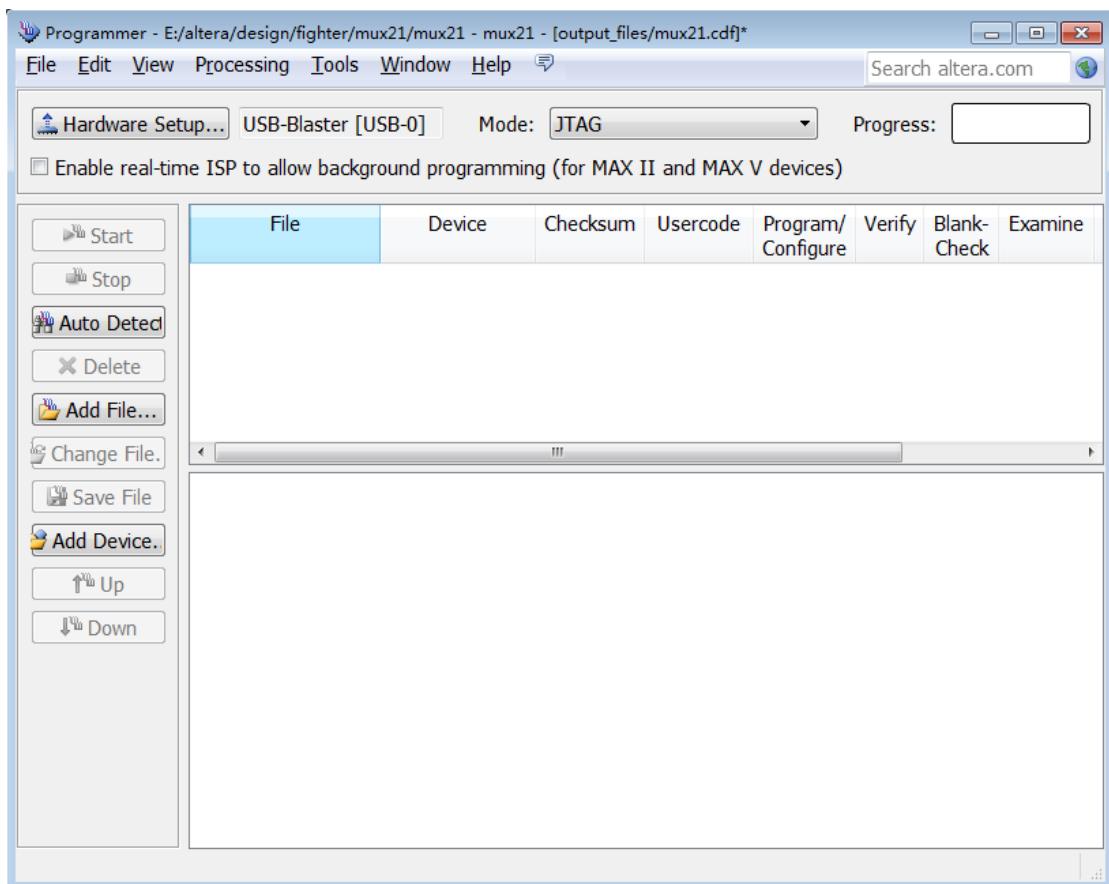
1. 打开配置界面。

1) 点击 。

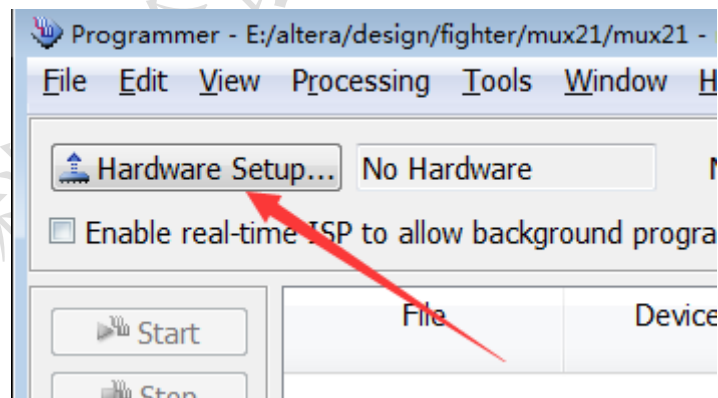
2) 点击 Tools->Programmer.



3) 下载配置界面如下：

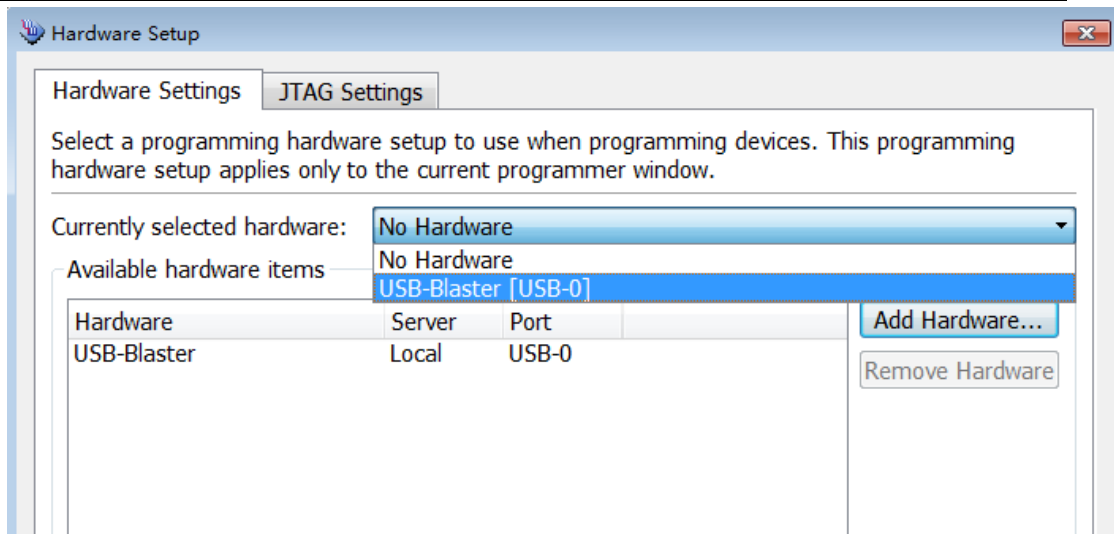


2. 点击 Hardware Setup ，界面如下：



3. 点击 No Hardware ，选择 usb-blaster，然后点击 Close。

1) 点击 No Hardware。



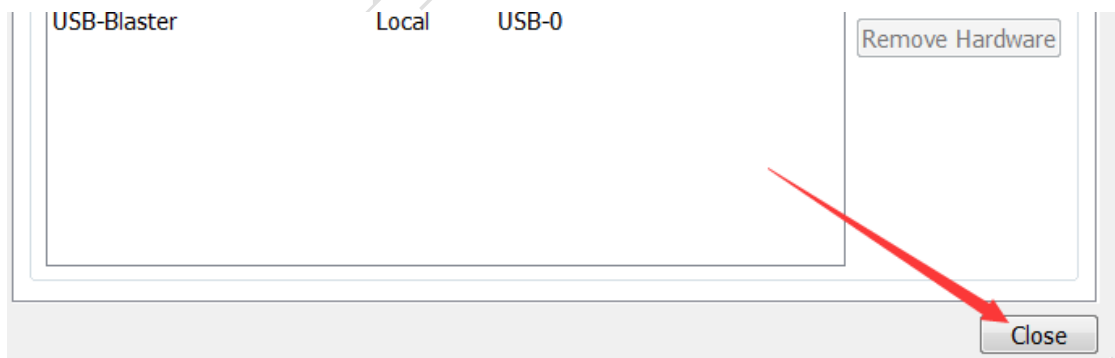
2) 选择 usb-blaster。

Select a programming hardware setup to use when programming devices. This programming hardware setup applies only to the current programmer window.

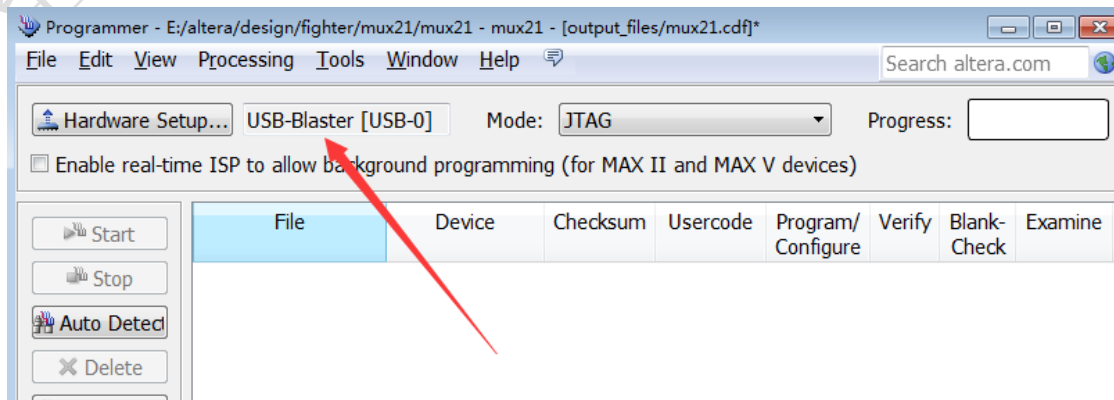
Currently selected hardware: USB-Blaster [USB-0]

Available hardware items

3) 点击 Close。



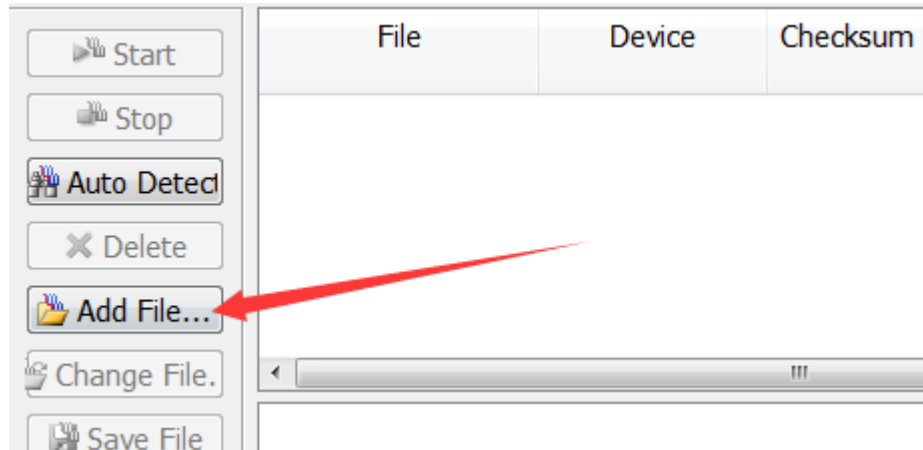
4. 成功选择 USB-blaster，界面如下：



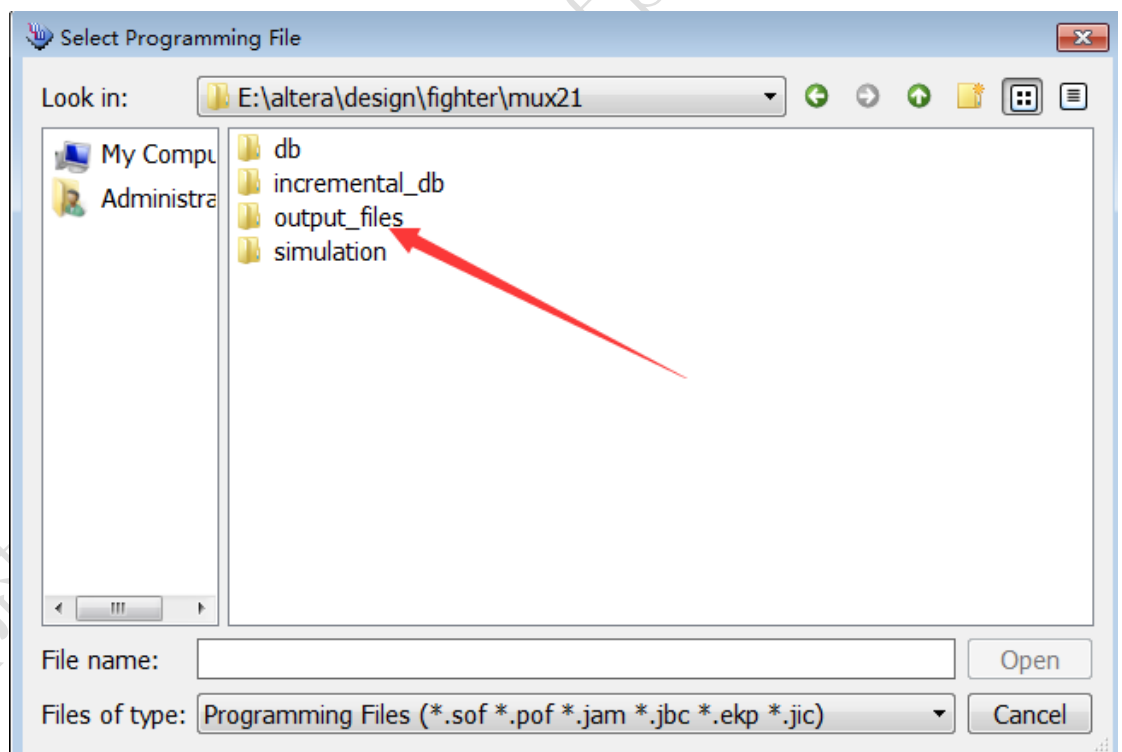


5. 添加配置文件。

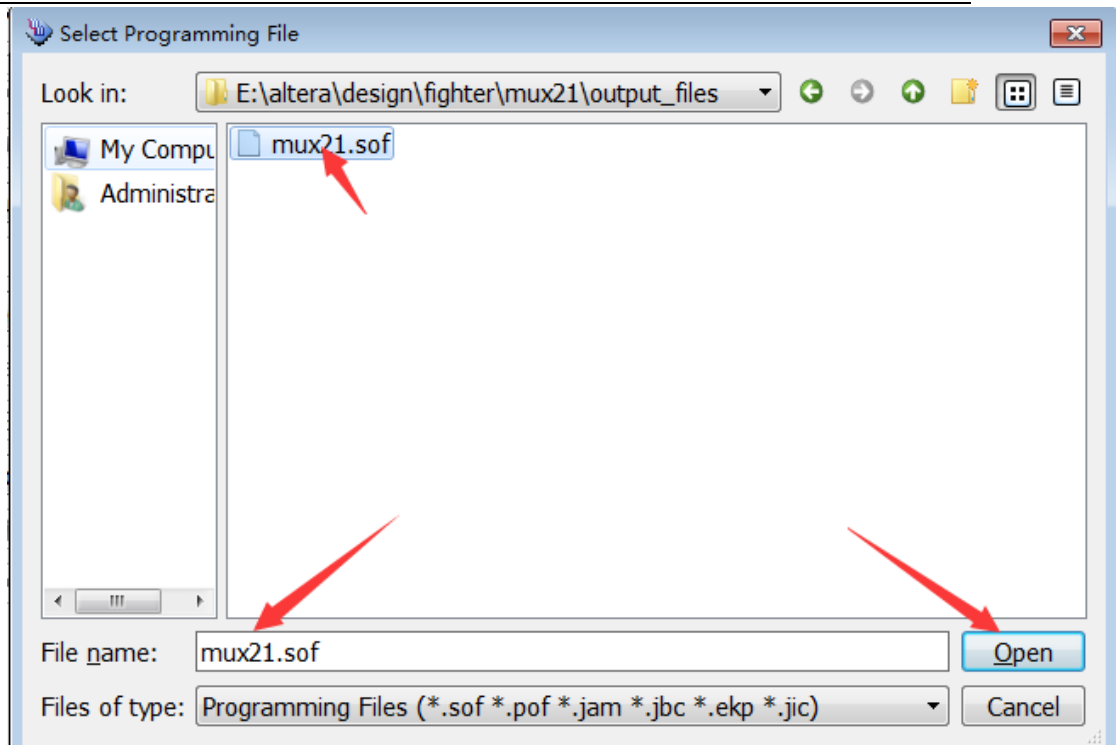
1) 点击 add file。



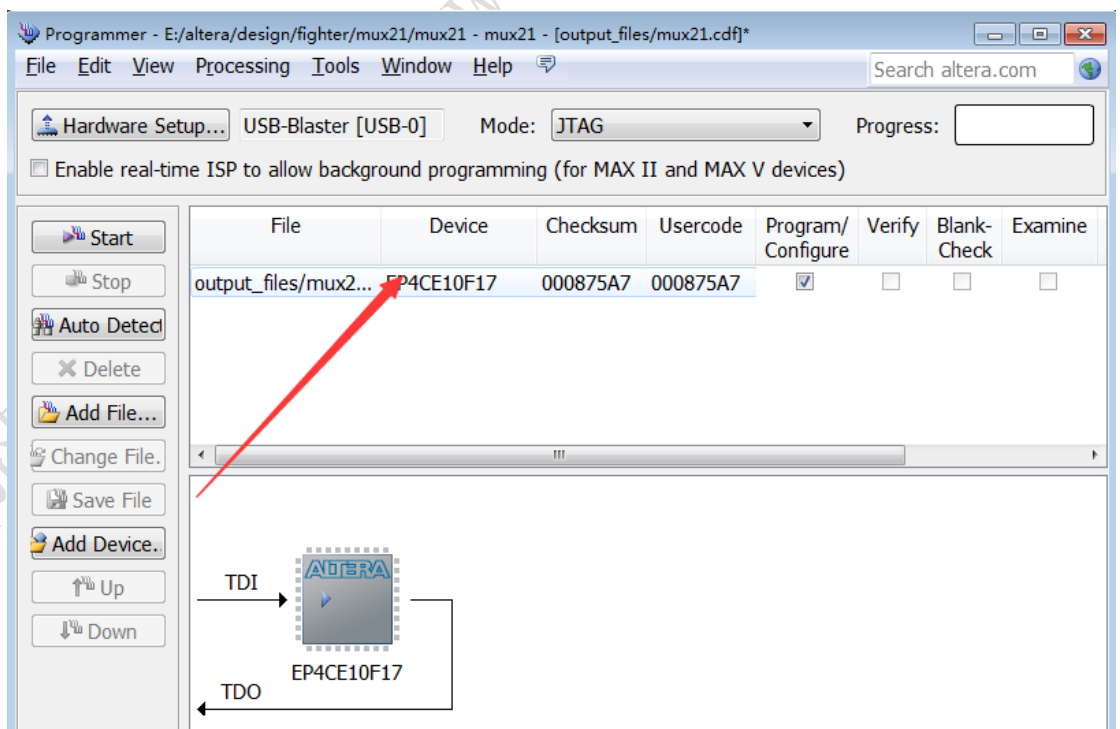
2) 打开 output_files。



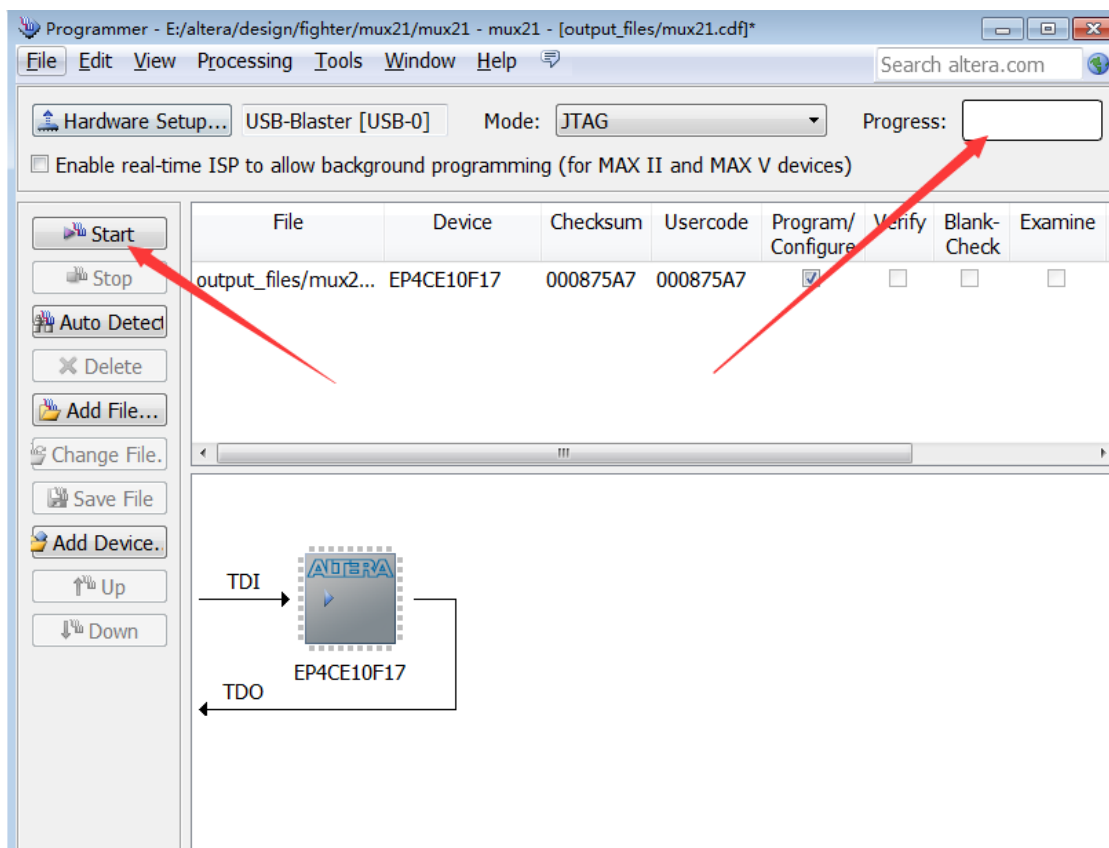
3) 选中 sof 文件，点击 open。



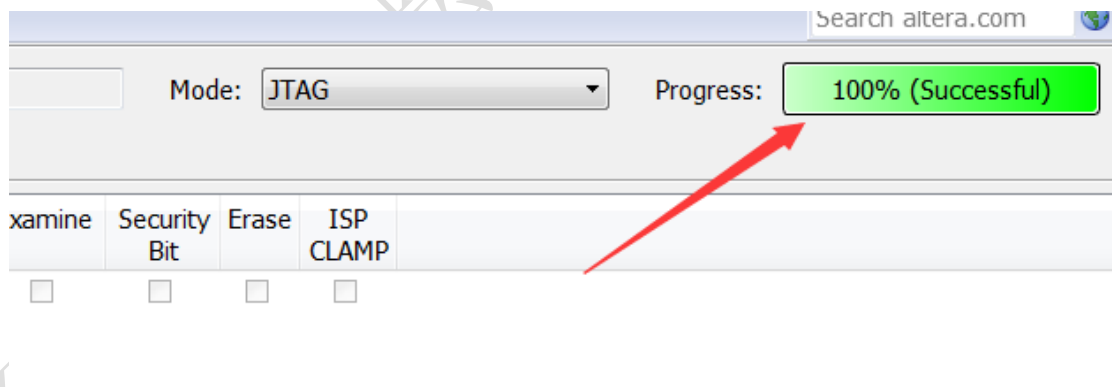
4) 添加成功以后的界面。



6. 点击 Start, 观察右上方进度, 当 100%后就成功了。



7. 下载成功，界面如下：



下板之后，如果开发板的运行情况和我们所设计的不一样的话，我们应该去检查我们的设计，检测问题的所在，然后重新下板。

至此我们完成了一个设计中的所有的步骤，任何设计我们都应该遵循这个设计过程。



至芯科技
ZHI XIN TECHNOLOGY

FPGA 培训专家 www.zxopen.com

制作人: 奋斗的小孩

fpga 交流群: 282124839

至芯科技论坛—www.fpgaw.com

至芯科技论坛 www.fpgaw.com