

Aduc8xx 系列 52-Lead MQFP 引脚分配表

引 脚	型号																									
	Aduc812		Aduc816		Aduc824		Aduc831		Aduc832		Aduc834		Aduc836		Aduc841		Aduc842		Aduc843		Aduc845		Aduc847		Aduc848	
	功能	类型	功能	类型	功能	类型	功能	类型	功能	类型	功能	类型	功能	类型	功能	类型	功能	类型	功能	类型	功能	类型	功能	类型	功能	类型
1	P1.0 ADC0 T2	I	P1.0 T2	IO	P1.0 T2	IO	P1.0 ADC0 T2	I	P1.0 ADC0 T2	I	P1.0 T2 PWM0	IO	P1.0 T2 PWM0	IO	P1.0 ADC0 T2	I	P1.0 ADC0 T2	I	P1.0 ADC0 T2	I	P1.0 AIN1	I	P1.0 AIN1	I	P1.0 AIN1	I
2	P1.1 ADC1 T2EX	I	P1.1 T2EX	IO	P1.1 T2EX	IO	P1.1 ADC1 T2EX	I	P1.1 ADC1 T2EX	I	P1.1 T2EX PWM1	IO	P1.1 T2EX PWM1	IO	P1.1 ADC1 T2EX	I	P1.1 ADC1 T2EX	I	P1.1 ADC1 T2EX	I	P1.1 AIN2	I	P1.1 AIN2	I	P1.1 AIN2	I
3	P1.2 ADC2	I	P1.2 DAC IEXC1	IO	P1.2 DAC IEXC1	IO	P1.2 ADC2	I	P1.2 ADC2	I	P1.2 DAC IEXC1	IO	P1.2 DAC IEXC1	IO	P1.2 ADC2	I	P1.2 ADC2	I	P1.2 ADC2	I	P1.2 AIN3 RefIN2+	I	P1.2 AIN3 RefIN2+	I	P1.2 AIN3 RefIN2+	I
4	P1.3 ADC3	I	P1.3 AIN5 IEXC2	I	P1.3 AIN5 IEXC2	I	P1.3 ADC3	I	P1.3 ADC3	I	P1.3 AIN5 IEXC2	IO	P1.3 AIN5 IEXC2	IO	P1.3 ADC3	I	P1.3 ADC3	I	P1.3 ADC3	I	P1.3 AIN4 RefIN2-	I	P1.3 AIN4 RefIN2-	I	P1.3 AIN4 RefIN2-	I
5	AVDD	P	AVDD	P	AVDD	P	AVDD	P	AVDD	P	AVDD	P	AVDD	P	AVDD	P	AVDD	P	AVDD	P	AVDD	P	AVDD	P	AVDD	P
6	AGND	G	AGND	G	AGND	G	AGND	G	AGND	G	AGND	G	AGND	G	AGND	G	AGND	G	AGND	G	AGND	G	AGND	G	AGND	G
7	Cref	I	RefIN-	I	RefIN-	I	Cref	I	Cref	IO	RefIN-	I	RefIN-	I	Cref	IO	Cref	IO	Cref	IO	RefIN-	I	RefIN-	I	RefIN-	I
8	Vref	IO	RefIN+	I	RefIN+	I	Vref	IO	Vref	IO	RefIN+	I	RefIN+	I	Vref	NC	Vref	NC	Vref	NC	RefIN+	I	RefIN+	I	RefIN+	I
9	DAC0	O	P1.4 AIN1	I	P1.4 AIN1	I	DAC0	O	DAC0	O	P1.4 AIN1	I	P1.4 AIN1	I	DAC0	O	DAC0	O	DAC0	NC	P1.4 AIN5	I	P1.4 AIN5	I	P1.4 AIN5	I
10	DAC1	O	P1.5 AIN2	I	P1.5 AIN2	I	DAC1	O	DAC1	O	P1.5 AIN2	I	P1.5 AIN2	I	DAC1	O	DAC1	O	DAC1	NC	P1.5 AIN6	I	P1.5 AIN6	I	P1.5 AIN6	I
11	P1.4 ADC4	I	P1.6 AIN3	I	P1.6 AIN3	I	P1.4 ADC4	I	P1.4 ADC4	I	P1.6 AIN3	I	P1.6 AIN3	I	P1.4 ADC4	I	P1.4 ADC4	I	P1.4 ADC4	I	P1.6 AIN7 IEXC1	IO	P1.6 AIN7 IEXC1	IO	P1.6 AIN7 IEXC1	IO
12	P1.5 ADC5 /SS	I	P1.7 AIN4 DAC	IO	P1.7 AIN4 DAC	IO	P1.5 ADC5 /SS	I	P1.5 ADC5 /SS	I	P1.7 AIN4 DAC	IO	P1.7 AIN4 DAC	IO	P1.5 ADC5 /SS	I	P1.5 ADC5 /SS	I	P1.5 ADC5 /SS	I	P1.7 AIN8 IEXC2	IO	P1.7 AIN8 IEXC2	IO	P1.7 AIN8 IEXC2	IO
13	P1.6 ADC6	I	/SS	I	/SS	I	P1.6 ADC6	I	P1.6 ADC6	I	/SS	I	/SS	I	P1.6 ADC6	I	P1.6 ADC6	I	P1.6 ADC6	I	AINCOM DAC	IO	AINCOM DAC	IO	AINCOM DAC	IO
14	P1.7 ADC7	I	MISO	IO	MISO	IO	P1.7 ADC7	I	P1.7 ADC7	I	MISO	IO	MISO	IO	P1.7 ADC7	I	P1.7 ADC7	I	P1.7 ADC7	I	DAC	O	DAC	O	DAC	O
15	RST	I	RST	I	RST	I	RST	I	RST	I	RST	I	RST	I	RST	I	RST	I	RST	I	RST	I	RST	I	RST	I
16	P3.0 RXD	IO	P3.0 RXD	IO	P3.0 RXD	IO	P3.0 RXD	IO	P3.0 RXD	IO	P3.0 RXD	IO	P3.0 RXD	IO	P3.0 RXD	IO	P3.0 RXD	IO	P3.0 RXD	IO	P3.0 RXD	IO	P3.0 RXD	IO	P3.0 RXD	IO
17	P3.1 TXD	IO	P3.1 TXD	IO	P3.1 TXD	IO	P3.1 TXD	IO	P3.1 TXD	IO	P3.1 TXD	IO	P3.1 TXD	IO	P3.1 TXD	IO	P3.1 TXD	IO	P3.1 TXD	IO	P3.1 TXD	IO	P3.1 TXD	IO	P3.1 TXD	IO

18	P3.2 /INT0	IO	P3.2 /INT0	IO	P3.2 /INT0	IO	P3.2 /INT0	IO	P3.2 /INT0	IO	P3.2 /INT0	IO	P3.2 /INT0	IO	P3.2 /INT0	IO	P3.2 /INT0	IO	P3.2 /INT0	IO	P3.2 /INT0	IO	P3.2 /INT0	IO
19	P3.3 /INT1 MISO	IO	P3.3 /INT1	IO	P3.3 /INT1	IO	P3.3 /INT1 MISO PWM0	IO	P3.3 /INT1 MISO PWM1	IO	P3.3 /INT1	IO	P3.3 /INT1 MISO PWM1	IO	P3.3 /INT1 MISO PWM1	IO	P3.3 /INT1 MISO PWM1	IO	P3.3 /INT1 MISO PWM1	IO	P3.3 /INT1	IO	P3.3 /INT1	IO
20	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P
21	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G
22	P3.4 T0	IO	P3.4 T0	IO	P3.4 T0	IO	P3.4 T0 PWMC PWM1	IO	P3.4 T0 PWMC PWM0 EXTCLK	IO	P3.4 T0	IO	P3.4 T0 PWMC PWM0	IO	P3.4 T0 PWMC PWM0 EXTCLK	IO	P3.4 T0 PWMC PWM0 EXTCLK	IO	P3.4 T0	IO	P3.4 T0	IO	P3.4 T0	IO
23	P3.5 T1 /CONVST	IO	P3.5 T1	IO	P3.5 T1	IO	P3.5 T1 /CONVST	IO	P3.5 T1 /CONVST	IO	P3.5 T1	IO	P3.5 T1 /CONVST	IO	P3.5 T1 /CONVST	IO	P3.5 T1 /CONVST	IO	P3.5 T1 /CONVST	IO	P3.5 T1	IO	P3.5 T1	IO
24	P3.6 /WR	IO	P3.6 /WR	IO	P3.6 /WR	IO	P3.6 /WR	IO	P3.6 /WR	IO	P3.6 /WR	IO	P3.6 /WR	IO	P3.6 /WR	IO	P3.6 /WR	IO	P3.6 /WR	IO	P3.6 /WR	IO	P3.6 /WR	IO
25	P3.7 /RD	IO	P3.7 /RD	IO	P3.7 /RD	IO	P3.7 /RD	IO	P3.7 /RD	IO	P3.7 /RD	IO	P3.7 /RD	IO	P3.7 /RD	IO	P3.7 /RD	IO	P3.7 /RD	IO	P3.7 /RD	IO	P3.7 /RD	IO
26	SCLOCK	IO	SCLOCK	IO	SCLOCK	IO	SCLOCK	IO	SCLOCK	IO	SCLOCK	IO	SCLOCK	IO	SCLOCK	IO	SCLOCK	IO	SCLOCK	IO	SCLK(I2C)	IO	SCLK(I2C)	IO
27	SDATA MOSI	IO	SDATA MOSI	IO	SDATA MOSI	IO	SDATA MOSI	IO	SDATA MOSI	IO	SDATA MOSI	IO	SDATA MOSI	IO	SDATA MOSI	IO	SDATA MOSI	IO	SDATA MOSI	IO	SDATA	IO	SDATA	IO
28	P2.0 A8 A16	IO	P2.0 A8 A16	IO	P2.0 A8 A16	IO	P2.0 A8 A16	IO	P2.0 A8 A16	IO	P2.0 A8 A16	IO	P2.0 A8 A16	IO	P2.0 A8 A16	IO	P2.0 A8 A16	IO	P2.0 A8 A16	IO	SCLK(SPI) A8 A16	IO	P2.0 SCLK(SPI) A8 A16	IO
29	P2.1 A9 A17	IO	P2.1 A9 A17	IO	P2.1 A9 A17	IO	P2.1 A9 A17	IO	P2.1 A9 A17	IO	P2.1 A9 A17	IO	P2.1 A9 A17	IO	P2.1 A9 A17	IO	P2.1 A9 A17	IO	P2.1 A9 A17	IO	P2.1 MOSI A9 A17	IO	P2.1 MOSI A9 A17	IO
30	P2.2 A10 A18	IO	P2.2 A10 A18	IO	P2.2 A10 A18	IO	P2.2 A10 A18	IO	P2.2 A10 A18	IO	P2.2 A10 A18	IO	P2.2 A10 A18	IO	P2.2 A10 A18	IO	P2.2 A10 A18	IO	P2.2 A10 A18	IO	P2.2 MISO A10 A18	IO	P2.2 MISO A10 A18	IO
31	P2.3 A11 A19	IO	P2.3 A11 A19	IO	P2.3 A11 A19	IO	P2.3 A11 A19	IO	P2.3 A11 A19	IO	P2.3 A11 A19	IO	P2.3 A11 A19	IO	P2.3 A11 A19	IO	P2.3 A11 A19	IO	P2.3 A11 A19	IO	P2.3 /SS T2 A11 A19	IO	P2.3 /SS T2 A11 A19	IO
32	XTAL1	I	XTAL1	I	XTAL1	I	XTAL1	I	XTAL1	I	XTAL1	I	XTAL1	I	XTAL1	I	XTAL1	I	XTAL1	I	XTAL1	I	XTAL1	I

33	XTAL2	O	XTAL2	O	XTAL2	O	XTAL2	O	XTAL2	O	XTAL2	O	XTAL2	O	XTAL2	O	XTAL2	O	XTAL2	O	XTAL2	O	XTAL2	O
34	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P
35	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G
36	P2.4 A12 A20	IO	P2.4 A12 A20	IO	P2.4 A12 A20	IO	P2.4 A12 A20	IO	P2.4 A12 A20	IO	P2.4 A12 A20	IO	P2.4 A12 A20	IO	P2.4 A12 A20	IO	P2.4 A12 A20	IO	P2.4 A12 A20	IO	P2.4 T2EX A12 A20	IO	P2.4 T2EX A12 A20	IO
37	P2.5 A13 A21	IO	P2.5 A13 A21	IO	P2.5 A13 A21	IO	P2.5 A13 A21	IO	P2.5 A13 A21	IO	P2.5 A13 A21	IO	P2.5 A13 A21	IO	P2.5 A13 A21	IO	P2.5 A13 A21	IO	P2.5 A13 A21	IO	P2.5 PWM0 A13 A21	IO	P2.5 PWM0 A13 A21	IO
38	P2.6 A14 A22	IO	P2.6 A14 A22	IO	P2.6 A14 A22	IO	P2.6 PWM0 A14 A22	IO	P2.6 PWM0 A14 A22	IO	P2.6 A14 A22	IO	P2.6 A14 A22	IO	P2.6 PWM0 A14 A22	IO	P2.6 A14 A22	IO	P2.6 A14 A22	IO	P2.6 PWM1 A14 A22	IO	P2.6 PWM1 A14 A22	IO
39	P2.7 A15 A23	IO	P2.7 A15 A23	IO	P2.7 A15 A23	IO	P2.7 PWM1 A15 A23	IO	P2.7 PWM1 A15 A23	IO	P2.7 A15 A23	IO	P2.7 A15 A23	IO	P2.7 PWM1 A15 A23	IO	P2.7 A15 A23	IO	P2.7 A15 A23	IO	P2.7 PWMC A15 A23	IO	P2.7 PWMC A15 A23	IO
40	/EA	I	/EA	IO	/EA	IO	/EA	I	/EA	I	/EA	IO	/EA	IO	/EA	I	/EA	I	/EA	I	/EA	IO	/EA	IO
41	/PSEN	O	/PSEN	O	/PSEN	O	/PSEN	O	/PSEN	O	/PSEN	O	/PSEN	O	/PSEN	O	/PSEN	O	/PSEN	O	/PSEN	O	/PSEN	O
42	ALE	O	ALE	O	ALE	O	ALE	O	ALE	O	ALE	O	ALE	O	ALE	O	ALE	O	ALE	O	ALE	O	ALE	O
43	P0.0 AD0	IO	P0.0 AD0	IO	P0.0 AD0	IO	P0.0 AD0	IO	P0.0 AD0	IO	P0.0 AD0	IO	P0.0 AD0	IO	P0.0 AD0	IO	P0.0 AD0	IO	P0.0 AD0	IO	P0.0 AD0	IO	P0.0 AD0	IO
44	P0.1 AD1	IO	P0.1 AD1	IO	P0.1 AD1	IO	P0.1 AD1	IO	P0.1 AD1	IO	P0.1 AD1	IO	P0.1 AD1	IO	P0.1 AD1	IO	P0.1 AD1	IO	P0.1 AD1	IO	P0.1 AD1	IO	P0.1 AD1	IO
45	P0.2 AD2	IO	P0.2 AD2	IO	P0.2 AD2	IO	P0.2 AD2	IO	P0.2 AD2	IO	P0.2 AD2	IO	P0.2 AD2	IO	P0.2 AD2	IO	P0.2 AD2	IO	P0.2 AD2	IO	P0.2 AD2	IO	P0.2 AD2	IO
46	P0.3 AD3	IO	P0.3 AD3	IO	P0.3 AD3	IO	P0.3 AD3	IO	P0.3 AD3	IO	P0.3 AD3	IO	P0.3 AD3	IO	P0.3 AD3	IO	P0.3 AD3	IO	P0.3 AD3	IO	P0.3 AD3	IO	P0.3 AD3	IO
47	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G	DGND	G
48	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P	DVDD	P
49	P0.4 AD4	IO	P0.4 AD4	IO	P0.4 AD4	IO	P0.4 AD4	IO	P0.4 AD4	IO	P0.4 AD4	IO	P0.4 AD4	IO	P0.4 AD4	IO	P0.4 AD4	IO	P0.4 AD4	IO	P0.4 AD4	IO	P0.4 AD4	IO
50	P0.5 AD5	IO	P0.5 AD5	IO	P0.5 AD5	IO	P0.5 AD5	IO	P0.5 AD5	IO	P0.5 AD5	IO	P0.5 AD5	IO	P0.5 AD5	IO	P0.5 AD5	IO	P0.5 AD5	IO	P0.5 AD5	IO	P0.5 AD5	IO
51	P0.6 AD6	IO	P0.6 AD6	IO	P0.6 AD6	IO	P0.6 AD6	IO	P0.6 AD6	IO	P0.6 AD6	IO	P0.6 AD6	IO	P0.6 AD6	IO	P0.6 AD6	IO	P0.6 AD6	IO	P0.6 AD6	IO	P0.6 AD6	IO
52	P0.7 AD7	IO	P0.7 AD7	IO	P0.7 AD7	IO	P0.7 AD7	IO	P0.7 AD7	IO	P0.7 AD7	IO	P0.7 AD7	IO	P0.7 AD7	IO	P0.7 AD7	IO	P0.7 AD7	IO	P0.7 AD7	IO	P0.7 AD7	IO